



Hybrid Vision® APX EVK Gen2

融合视觉专用开发板



兼容多款
ALPIX芯片



完整SDK
开发支持



接口丰富
支持定制



详细产品
文档支持

融合视觉专用开发板APX EVK Gen2 集成了强大的FPGA、数据存储单元和电源管理单元，提供了包含控制、采集、传输、存储、通信等类型的丰富数据接口，并配备固件、软件和算法功能，加快以用户为导向的开发。同时，它也为快速部署提供了所需的灵活性和可扩展的解决方案，配合强大的处理能力，以验证各种产品开发策略。

核心参数

评估板尺寸	L180 × W150 × H50 mm	芯片工作电压	模拟：1.2-4.0V
芯片兼容性	APX 系列融合视觉传感芯片		数字：0.6-1.9V(DVDD1-3), 1.2-4V(DVDD4-5)
电源接口	Type-C, DC12V		偏置：0-1.8V (8通道)
FPGA	Block RAM: 4.5Mb	输出接口	MIPI C-PHY V1.2, MIPI D-PHY V1.2
	UltraRAM: 13.5Mb		DVP, QSPI, SPI, LVDS
	CLB LUTs: 87.8k	上位机通信接口	USB3.0, USB4.0 & Thunderbolt 4.0
调试接口	JTAG, UART	显示端口	DP1.2
控制接口	I2C, I3C, SPI	主引导存储	QSPI Norflash 64M
可拓展接口	PIR/IMU/Flashlight/VCSEL/Fill-light	辅助引导存储	SDHC card
DDR内存	4GB 64-bit DDR4	eMMC存储	EMMC4.5, 16GB

*规格以最终产品说明书为准。如果您正在寻找一款兼容原创的融合视觉传感器、功能强大的评估板，请与我们联系以获取更多信息。

深圳 | 苏黎世 | 北京 | 上海 | 南京

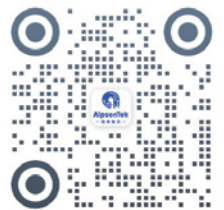
产品垂询: business@alpsentek.com

人才招聘: talent@alpsentek.com

媒体联系: pr@alpsentek.com

电话(CN): +86 755 26911746

电话(EU): +41 43 299 6970



扫码获取更多HVS® 信息